

**UNIVERSITATEA “POLITEHNICA” DIN BUCUREȘTI**  
**FACULTATEA DE INGINERIE ÎN LIMBI STRĂINE**  
**DEPARTAMENTUL DE INGINERIE ÎN LIMBI STRĂINE**

## **ANUNȚ**

*Prelegerea publică de specialitate* a candidatului dr.ing. PETRESCU Ionel, înscris la concursul pentru ocuparea postului de ș.l. poz 20 din statul de funcții al Departamentului de Inginerie în Limbi Străine, va avea loc pe 3.02.2022, orele 11, sala CJ 104/Microsoft Teams. Tema prelegerii publice de specialitate este “Implementarea numaratoarelor si regisrtilor de deplasare cu limbajul VHDL/ Counters and Shift Registers Design and Test using VHDL”, în cadrul disciplinei “Programmable Systems with FPGA” din cadrul postului aflat in concurs.

**Bibliografie :**

- Richard E. Haskell, Darrin M. Hanna, Introduction to Digital Design Using Digilent FPGA Boards — Block Diagram / VHDL Examples LBE Books Rochester Hills, MI, 2009
- W. Wolf. FPGA-based System Design. Prentice Hall, 2004.
- Pong P. Chu , “FPGA PROTOTYPING BY VHDL EXAMPLES”,2008, editura: Wiley Interscience.
- Jean-Pierre Deschamps, Gery Jean Antoine Bioul, Gustavo D. Sutter, “SYNTHESIS OF ARITHMETIC CIRCUITS FPGA, ASIC AND EMBEDDED SYSTEMS”, 2006, editura: Wiley Interscience.
- Steve Kilts, “ADVANCED FPGA DESIGN” , 2007, editura: Wiley Interscience. Clive Max Maxfield, „FPGAs: Instant Access”, 2008

*Prelegere publică privind activitatea desfășurată și propuneri privind dezvoltarea carierei* a candidatului dr.ing. PETRESCU Ionel, desfășurată în cadrul concursului pentru ocuparea postului de ș.l. poz 20 din statul de funcții al Departamentului de Inginerie în Limbi Străine, va avea loc la data de 3.02.2022, orele 11, sala CJ 104/MTeams

Director DILS,  
Prof.dr.ing. George DRĂGOI